

Liste de sujets pour le domaine A :

applications de l'électronique et des courants faibles

Les candidats trouveront ci dessous une liste de thèmes de montage proposés ces deux dernières années. Cette liste ne constitue pas une liste exhaustive.

Le texte associé à chaque titre résume les objectifs généraux du montage. Les remarques apparaissant en italique précisent des caractéristiques spécifiques du montage. Dans le texte du sujet remis au candidat, un cahier des charges spécifique est imposé.

1. LA TELEPHONIE MOBILE GSM

L'objectif de ce montage est :

- de mettre en oeuvre une plateforme industrielle de test d'un téléphone mobile GSM
- de s'approprier les grandeurs électriques et fréquentielles testées par une approche analytique de la chaîne d'émission du téléphone.
- de vérifier ces grandeurs par des tests.

Le jury est particulièrement sensible

- au degré d'appropriation, de la part du candidat, du système et des documents fournis
- à la validité du modèle fourni et à celle de son utilisation
- à la pertinence des conclusions liées à la confrontation des mesures et des calculs théoriques.

2. GESTION D'UN CODEUR INCREMENTAL PAR UN FPGA

L'objectif de ce montage est :

- de mettre en oeuvre l'interface pour un codeur optique incrémental
- réaliser un programme VHDL pour l'interface

Le jury est particulièrement sensible

- à la maîtrise, par le candidat, des machines d'état
- à la maîtrise du langage VHDL

3. GESTION TEMPS REEL ET INTERFACAGE D'UN MICROCONTROLEUR

L'objectif de ce montage est :

- de réaliser l'interfaçage électronique entre un microcontrôleur et un clavier puis de programmer en langage C ou assembler une application permettant d'utiliser cette interface.
- De mettre en oeuvre une application temps réel, sur la base de la technique des interruptions, communicant avec deux autres systèmes : une banque (liaison série) et un afficheur à cristaux liquides (interfaçage direct) et d'en justifier l'organisation logicielle,
- D'exposer dans le détail les différentes phases techniques de génération d'un logiciel destiné à une application embarquée.

Le contexte de l'application était issu d'un SAS bancaire à accès sécurisé.

Le jury attendait une maîtrise des problèmes électroniques d'interfaçage et leur implication sur la programmation, la connaissance des principes d'organisation des outils logiciels et la connaissance des principes de fonctionnement d'un processeur et de ses mécanismes d'interruption.

Un composant spécifique disponible pour les deux dernières sessions est le 74C922. Les fonctions internes à ce composant spécialisé doivent être clairement identifiées et justifiées.

Le candidat disposait d'une maquette basée sur un microcontrôleur de la famille 51, des outils de la chaîne RIDE : Discover-Kit 51 et logiciel RkitL51 Lite Suite fournis par la société Raisonance.

4. FILTRAGE NUMÉRIQUE SUR DSP (DSP TEXAS INSTRUMENTS)

L'objectif de ce montage est :

- d'étudier la mise en œuvre d'un filtre numérique (programmation en C ou en assembleur) sur un processeur de signal et de caractériser l'influence du codage des coefficients,
- d'identifier la fonction de transfert de la chaîne de traitement mise à disposition, avec sa chaîne analogique et les convertisseurs associés,
- de modifier l'algorithme de traitement en vue d'obtenir un comportement spécifique.

Les caractéristiques du filtre demandé étaient fournies ainsi qu'un exemple de fichier MATLAB permettant d'effectuer la synthèse numérique du filtre. La documentation technique associée au traitement analogique du signal était, elle aussi, fournie.

Des exemples de programme en langage C et en assembleur permettaient de mettre en œuvre la maquette dans le cadre d'un filtre élémentaire.

Le matériel disponible était basé sur le kit DSK 5402 de TEXAS INSTRUMENTS muni de la chaîne de développement Code Composer Studio.

5. CIRCUITS LOGIQUES PROGRAMMABLES (FPGA XILINX)

L'objectif de ce montage est,

- d'étudier la mise en œuvre d'un filtre numérique sur un composant programmable (XC3S200) Xilinx,
- de mettre en évidence l'influence du codage des coefficients du filtre numérique,

Les caractéristiques du filtre à réaliser sont fournies au candidat ainsi qu'un fichier (Matlab) destiné au calcul du filtre numérique. Un exemple de programme vhdl réalisant un filtre numérique simple est également fourni au candidat pour la mise en œuvre du traitement au sein du composant programmable.

Les outils logiciels utilisés pour ce montage sont d'une part Matlab pour le calcul du filtre numérique et d'autre part le WebPack Xilinx (éditeur vhdl, synthétiseur xst et simulateur modelsim) pour l'implantation du filtre sur le composant XC3S200. Le WebPack est distribué gratuitement par Xilinx.

Le jury attendait une démarche de conception structurée et une utilisation pertinente des outils logiciels mis à disposition.

6. CIRCUIT DE COMMANDE DE BALLAST ELECTRONIQUE POUR TUBE FLUO.

L'objectif de ce montage est :

- de proposer une organisation fonctionnelle d'une structure numérique permettant de réaliser la commande des interrupteurs électroniques alimentant un tube fluorescent.
- de proposer une description en langage VHDL de cette structure
- d'évaluer les ressources logiques nécessaires à sa réalisation
- de mettre en œuvre cette description compte tenu des limitations du logiciel proposé

Le jury est particulièrement sensible

- à la caractérisation des entrées-sorties de chaque fonction
- au niveau de connaissance concernant les technologies des circuits logiques programmables
- à la validité de la description VHDL proposée

7. AMPLIFICATEUR AUDIOFREQUENCE

L'objectif de ce montage est

- de réaliser un amplificateur permettant de fournir une puissance de 2W dans la bande de fréquence audio (un cahier des charges est fourni au candidat),
- de caractériser expérimentalement la structure réalisée,
- de mettre en place une expérimentation permettant d'explicitier le rôle des différents composants du montage à des élèves de niveau BTS/IUT,
- d'envisager un mode de réglage de la puissance de sortie.

Le choix de l'alimentation et des composants est laissé à l'initiative du candidat, toutefois l'utilisation de composants intégrés est fortement recommandée.

Il est rappelé que le candidat doit d'abord déterminer le composant adapté à partir des catalogues constructeurs. Puis, il utilise dans son montage, celui dont les caractéristiques s'en rapprochent le plus.

Le candidat doit être en mesure d'exposer les choix effectués. Le rôle et le critère de choix technologique des tous les composants doivent être explicités et l'architecture fonctionnelle d'un composant amplificateur intégré maîtrisée.

8. AMPLIFICATEUR CLASSE B

L'objectif de ce montage est,

- de réaliser un amplificateur permettant d'alimenter un haut-parleur intégré dans un combiné téléphonique,
- de caractériser expérimentalement la structure réalisée,
- de mettre en place une expérimentation permettant d'explicitier le rôle des différents composants du montage à des élèves de niveau BTS/IUT.

Les caractéristiques du haut-parleur sont imposées. Le choix de l'alimentation et des composants est laissé à l'initiative du candidat, toutefois l'utilisation de composants intégrés actuels est fortement recommandée.

Il est rappelé que le candidat doit d'abord déterminer le composant adapté à partir des catalogues constructeurs. Puis, il utilise dans son montage, celui dont les caractéristiques s'en rapprochent le plus.

Le candidat doit être en mesure d'exposer les choix effectués. Le rôle et le critère de choix technologique des tous les composants doivent être explicités et l'architecture fonctionnelle d'un composant amplificateur maîtrisée.

9. CHAÎNE D'ACQUISITION

L'objectif de ce montage est

- de mettre en œuvre une carte d'acquisition intégrée dans un PC pour mesurer 4 grandeurs analogiques avec en fonction d'un cahier des charges fourni au candidat,
- de caractériser expérimentalement les performances de la structure mise en place en terme de précision et de précision,
- d'apporter les modifications matérielles ou logicielles permettant d'améliorer la précision.

Le langage de programmation est laissé au choix, mais le candidat doit présenter un algorithme structuré, la correspondance entre l'algorithme et le code source. Il est également demandé de justifier la nature des variables utilisées et de présenter les résultats des tests. La fréquence d'échantillonnage doit être fixée.

Les cartes d'acquisition disponibles sont listées dans le récapitulatif des matériels et logiciels.

10. ACQUISITION ET CONTRÔLE

L'objectif de ce montage est

- de définir les caractéristiques technologiques de chaque élément d'une chaîne d'acquisition destinée à mesurer une grandeur analogique image du remplissage d'une cuve et piloter une vanne assurant l'arrêt du remplissage ne fonction de la consigne. La chaîne comporte une carte intégrée dans un PC et le dispositif complet doit respecter le cahier des charges fourni au candidat.
- de mettre en œuvre la carte d'acquisition intégrée dans un PC et de caractériser expérimentalement les performances de la structure mise en place en terme de précision et de précision
- de mettre en œuvre un amplificateur en amont de la carte d'acquisition.

Les cartes d'acquisition disponibles sont listées dans le récapitulatif des matériels et logiciels.

11. TÉLÉMÈTRE À ULTRASONS

L'objectif de ce montage est de réaliser un dispositif permettant la mesure de la distance d'une cible. La structure conseillée est celle d'un « radar impulsif ». Il s'agit donc d'une mesure directe du temps de vol entre l'émetteur et le récepteur.

Le candidat doit analyser et caractériser le comportement des transducteurs ultrasonores mis à sa disposition et déduire de cette caractérisation le signal d'excitation de l'émetteur le plus approprié à l'utilisation envisagée.

Après avoir défini l'architecture du montage, il doit la valider en utilisant, autant que possible, des appareils de mesure de laboratoire. Ce n'est qu'ensuite qu'il doit remplacer progressivement chaque appareil de mesure par un dispositif approprié, dans le but de réaliser un dispositif autonome assurant la commande de l'émetteur, le traitement du signal reçu et l'affichage de la distance de la cible en centimètres. Le dispositif réalisé doit être équipé d'un seul réglage permettant de s'affranchir (par étalonnage) de l'influence des conditions atmosphériques.

Le jury a porté une attention toute particulière au choix des caractéristiques retenues par le candidat, pour chacun des éléments du dispositif et compte tenu des composants et matériels mis à sa disposition. L'utilisation d'un outil de simulation pour valider la modélisation des transducteurs était particulièrement appréciée par le jury.

12. RÉALISATION D'UN FILTRE CORRECTEUR

L'objectif de ce montage est d'étudier la réalisation d'un correcteur d'une boucle d'asservissement en tenant compte de son contexte d'utilisation.

La boucle d'asservissement est une boucle à verrouillage de phase issue du sujet d'automatique de la session 1999 (altimètre). Le sujet porte exclusivement sur la réalisation du correcteur de cette boucle, mais il est impératif de tenir compte du contexte de l'application. La fonction de transfert du correcteur ainsi que le modèle de la boucle sont fournis.

Il était demandé au candidat de mettre en place une expérimentation permettant d'amener des élèves de niveau BTS ou IUT à proposer une structure et à justifier le choix des circuits intégrés adaptés à l'application. En particulier, il était explicitement demandé de comparer les performances dans le cas d'un amplificateur à contre réaction de tension, ou à contre réaction de courant.

La nature de l'expérimentation et les outils sont laissés à l'initiative du candidat.

13. CHOIX TECHNOLOGIQUES DE COMPOSANTS INDUCTIFS ET CAPACITIFS.

Le sujet porte sur l'analyse des critères de choix technologiques de certains composants passifs. La structure concernée réalise une multiplication de fréquence par 32. Elle est réalisée à partir d'une boucle à verrouillage de phase. Le contexte est issu du sujet d'automatique de la session 1999 (altimètre). Le schéma structurel est fourni, ainsi que le modèle de la boucle et les caractéristiques du cahier des charges de la boucle.

L'objectif du montage est de mettre en place une expérimentation, permettant à des élèves de niveau BTS ou IUT de :

- caractériser le rôle et les critères de choix des composants passifs d'un filtre intervenant au niveau de l'alimentation des circuits intégrés,
- caractériser les critères de choix des composants d'un filtre réjecteur passif en T_é placé dans la chaîne directe de la boucle en sortie d'un comparateur de phase.

La nature de l'expérimentation (expérimentale ou en simulation) est à l'initiative du candidat.

14. DÉMODULATION DE FRÉQUENCE À QUADRATURE

L'objectif de ce montage est

- d'étudier la réalisation d'un démodulateur à quadrature utilisé dans un récepteur et en particulier dimensionner le réseau déphaseur (les caractéristiques de l'émetteur ainsi que l'architecture retenue pour le récepteur étant imposés),
- mettre en place une expérimentation permettant de caractériser les performances de la structure.

Les composants spécifiques disponibles pour les deux dernières sessions sont le SA 605 ou le MC3371. Les fonctions internes au composant spécialisé qui sont utilisées doivent être clairement identifiées et justifiées. Le rôle, le calcul et les critères de choix technologiques des composants externes nécessaires au démodulateur doivent être explicités.

Suivant les cas, le candidat est amené à réaliser la structure du démodulateur à quadrature ou à s'appuyer sur une maquette d'un récepteur complet fournie au candidat.

15. STABILISATION DE FRÉQUENCE PORTEUSE D'UN MODULATEUR DE FRÉQUENCE

L'objectif de ce montage est

- de concevoir et de réaliser un modulateur de fréquence pour une transmission d'un signal analogique,
- de caractériser les performances du modulateur de fréquence avec et sans stabilisation de fréquence porteuse.

La dynamique du signal modulant ainsi que sa bande spectrale sont imposées. Les choix du canal de transmission (fréquence centrale, excursion de fréquence et amplitude du signal modulé), ainsi que du procédé utilisé pour moduler sont laissés au choix du candidat.

16. SYNTHÈSE DE FRÉQUENCE POUR OSCILLATEUR LOCAL

L'objectif de ce montage est ,

- d'étudier la réalisation d'un oscillateur local intervenant dans un émetteur pour lequel la fréquence d'émission est variable,
- mettre en place une expérimentation permettant de caractériser les performances de la structure.

Le cahier des charges proposé était similaire à celui d'un émetteur industriel, mais à des fréquences plus faibles afin de faciliter sa réalisation en laboratoire dans la durée impartie. La forme du signal de sortie (sinusoïdal ou carré) n'était pas imposée, pas plus que la méthode de synthèse de fréquence. Par contre, on demandait de n'utiliser qu'une référence de fréquence (oscillateur pilote).

Le candidat pouvait utiliser un compteur programmable, un circuit logique programmable, et/ou un circuit intégré réalisant la fonction synthèse de fréquence.

17. BOUCLE DE COURANT 4-20 MA (EXPERIMENTATION CLASSIQUE)

L'objectif de ce montage est :

- de proposer et dimensionner une structure réalisant le générateur de courant d'une boucle analogique 4-20 mA liée à un cahier des charges précis
- de justifier ce dimensionnement et les choix technologiques des composants utilisés
- de réaliser la structure proposée et d'effectuer les mesures permettant d'établir ses caractéristiques et ses limites de fonctionnement

Le jury est particulièrement sensible aux justifications du dimensionnement et aux critères de choix technologiques des composants utilisés. Il est rappelé que si un composant requis n'est pas disponible le candidat indiquera les caractéristiques souhaitées et la dénomination du composant souhaité (en se référant aux catalogues constructeurs) et choisira parmi les composants disponibles celui dont les caractéristiques s'en rapprochent le plus.

L'expérimentation (réalisation et tests) doit permettre de mettre en évidence, dans la mesure des possibilités offertes par les composants disponibles, les caractéristiques et les limitations de la structure.

18. VOR : DPLL

L'objectif de ce montage est :

- de mettre en oeuvre un circuit PLL moderne utilisé pour la réception d'une balise de radio-navigation aérienne de type VOR et ce dans le cadre d'un cahier des charges précis.
- de modéliser l'ensemble "boucle PLL - VCO" à l'aide des documents constructeurs et de mesures expérimentales afin d'en prédéterminer le comportement.
- de vérifier ces calculs par des tests.

Le jury est particulièrement sensible

- *au degré d'appropriation, de la part du candidat, du système et des documents fournis*
- *à la pertinence des réglages et tests effectués*
- *à la validité du modèle fourni et à celle de son utilisation*

19. VOR : CARACTERISATION DE LA TETE HF

L'objectif de ce montage est :

- de régler la tête HF d'un récepteur superhétérodyne utilisé pour la réception d'une balise de radio-navigation aérienne de type VOR et de la caractériser (la CEM est également abordée)
- de mettre en évidence les conséquences de la désadaptation des impédances des terminaisons du filtre FI, de proposer des solutions et de les valider à l'aide d'un outil de simulation

Le jury est particulièrement sensible

- *aux capacités du candidat à mesurer aux HF/VHF (précautions, instrumentation spécifique, définitions des grandeurs, ...)*
- *à la pertinence des commentaires des résultats de mesures (respect du cahier des charges et interprétation des caractéristiques constructeurs des composants)*
- *à l'aptitude de créer un modèle de simulation conforme à des caractéristiques constructeurs*

20. AMPLIFICATEUR UHF PETITS SIGNAUX

L'objectif de ce montage est

- de faire la synthèse d'un amplificateur UHF à l'aide des paramètres S en utilisant des lignes microrubans
- de valider la solution à l'aide d'un outil de simulation RF linéaire (Rfsim99)
- de caractériser le montage et de vérifier sa conformité avec le cahier des charges

Le jury est particulièrement sensible

- *à la pertinence des commentaires d'ordre technologique*
- *à la maîtrise de l'utilisation des paramètres S et de l'abaque de Smith (des outils informatisés sont proposés)*
- *aux capacités de mesurer et de caractériser des montages RF*